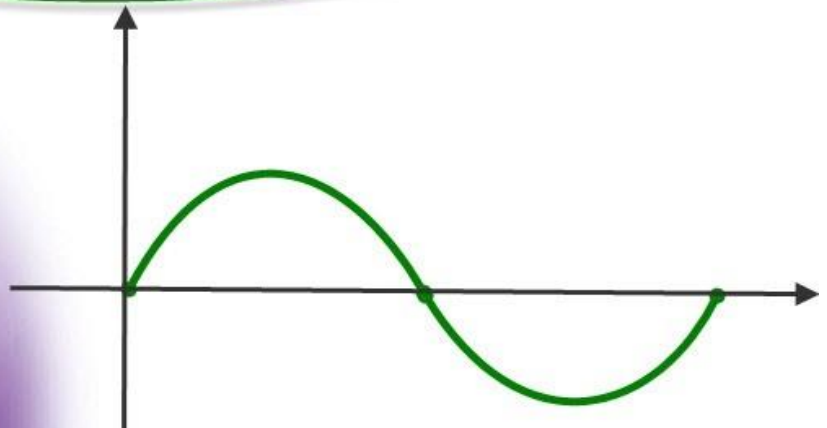


برای دریافت فایل Word پروژه به سایت **ویکی پاور** مراجعه کنید. فاقد آرم سایت و به همراه فونت های لازمه



برای دریافت فایل Word پروژه به سایت **ویکی پاور** مراجعه کنید. فاقد آرم سایت و به همراه فونت های لازم

موضوع پروژه:

# طراحی و ساخت فانکشن ژنراتور



برای خرید فایل word این پروژه [اینجا کلیک کنید](#).

( شماره پروژه = ۵۴۳ )

پشتیبانی: ۰۹۳۵۵۴۰۵۹۸۶

برای دریافت فایل Word پروژه به سایت ویکی پاور مراجعه کنید. فاقد آرم سایت و به همراه فونت های لازمه

## پیشگفتار :

گسترش صنعت الکترونیک در کشور و نیاز به نیروهای متخصص برای پیشبرد هر چه بخت این صنعت لزوم آشنایی دانشجویان این رشته با کاربرد های علمی و فنی را ایجاد می کند .

کمبود کارکردهای عملی و تئوریک بودن اکثر دروس و مطالب دانشگاهی ، باعث تک بعدی شدن دانشجویان و ایجاد مشکلاتی در استفاده از مطالب خواننده شده برای پیشرفته کردن صنعت کشور شده است .

همانطوریکه تا امروز در کشورها و بسیاری از کشورهای در حال پیشرفت دیده شده ، فقط تحقیقات و یا تعمیرات برای پیشرفته شدن یک کشور کافی نیست و در کنار تمام این فعالیت ها نیاز به بخش ها و افرادی برای تبدیل تحقیقات انجام شده به کارکردهای عملی احساس می شود و این بخش ها به عنوان پلی برای اتصال دو بخش تحقیقات و تعمیرات شمرده می شوند .

در این راستا پروژه کارشناسی . به عنوان آخرین آزمون دوره کارشناسی دانشجو . می تواند در جمع بندی بخشی ( و نه تمام ) مطالب مطالعه شده در دوره چهار ساله کارشناسی مفید واقع شود .

بنابراین ارائه پروژه های عملی از طرف اساتید دانشگاهی و کمک به دانشجویان در انجام این پروژه ها ؛ می تواند این جمع بندی نهایی از مطالب و نحوه بکارگیری مطالب تئوری در بخش های عملی توسط دانشجو را تحقق بخشد و شاید دانشجو را بیش از پیش به بعد عملی رشته خود علاقه مند سازد.



برای دریافت فایل Word پروژه به سایت **ویکی پاور** مراجعه کنید. فاقد آرم سایت و به همراه فونت های لازمه

## چکیده :

گزارشی که پیش روی دارید؛ گزارش پروژه کارشناسی با موضوع طراحی و ساخت فانکشن ژنراتور است. که به منظور استفاده عملی از مطالب تئوری و نحوه ارتقاء دستگاههای آزمایشگاهی استفاده شده، انتخاب شده است. این طراحی و ساخت به دو فرم کلی و کاملاً متفاوت- یکی از این دو فرم تکنولوژی استفاده شده درآی سی Max038 را به کار گرفته- انجام گرفته است.

ولی به دلیل محدودیت بازار ایران، و موجود نبودن این آی سی در بازار، طرح دومی بکمک گرفتن از قطعات پایه مورد استفاده در این آی سی صورت گرفته است.

ولی متأسفانه استفاده از قطعات جداگانه در مدار باعث پایین آمدن ماکزیمم فرکانس، در خروجی امواج شده است.

کلمات کلیدی: Offset . Duty Cycle . آستابل . اینتگرال گیر میلر



برای دریافت فایل Word پروژه به سایت ویکی پاور مراجعه کنید. فاقد آرم سایت و به همراه فونت های لازمه

## فهرست مطالب

صفحه	عنوان
۴	چکیده
۴	کلمات کلیدی
۶	مقدمه

### فصل اول - فرم نهایی مدار با استفاده از آی سی های پایه و قطعات آنالوگ

۱۵	۱-۱- مدار تولید موج مربعی با فرکانس و duty cycle متغیر و دامنه ثابت
۲۰	۲-۱- مدار مبدل موج مربعی به مثلثی
۲۳	۳-۱- مدار مبدل موج مثلثی به سینوسی
۲۵	۴-۱- بخش تغییرات دامنه

### فصل دوم - فرم نهایی با استفاده از آی سی MAX038 و قطعات آنالوگ

۲۷	۱-۲- مشخصات آی سی
۳۱	۲-۲- فرم نهایی و مقادیر قطعات اصلی

نتیجه گیری

پیوست‌ها

پیوست ۱: اطلاعات فنی Max038

پیوست ۲: اطلاعات فنی تایمر LM555

پیوست ۳: اطلاعات فنی آی سی 7414HC

پیوست ۴: اطلاعات فنی آی سی CA3140

فهرست منابع

برای دریافت فایل Word پروژه به سایت **ویکی پاور** مراجعه کنید. فاقد آرم سایت و به همراه فونت های لازم

## فهرست اشکال

### فصل اول

- شکل ۱-۱: طرح مدار با آپ آمپها و ترانزیستورها.....
- شکل ۲-۱: طرح بلوک دیاگرامی مدار.....
- شکل ۳-۱: مدار آستابل با 555.....
- شکل ۴-۱: مدار برای بدست آوردن خروجی مثلثی.....
- شکل ۵-۱: مدار برای بدست آوردن خروجی سینوسی.....
- شکل ۶-۱: خروجی بخش مبدل مثلثی به سینوسی.....
- شکل ۷-۱: بلوک دیاگرام بخش های اصلی مدار.....
- شکل ۸-۱: بلوک دیاگرام تولید موج مربعی.....
- شکل ۹-۱: مقادیر ارائه شده برای مدار آستابل با 555.....
- شکل ۱۰-۱: مقادیر ارائه شده برای مبدل مربعی به مثلثی.....
- شکل ۱۱-۱: مقادیر ارائه شده برای مبدل مثلثی به سینوسی.....
- شکل ۱۲-۱: خروجی سینوسی.....
- شکل ۱۳-۱: مدار بخش تغییرات دامنه.....
- شکل ۱۴-۱: شکل نهایی مدار.....

### فصل دوم

- شکل ۱-۲: فرم آی سی و پایه ها.....
- شکل ۲-۲: نمودار بلوکی عملیاتی آی سی ۸۰۳۸.....
- شکل ۳-۲: فرم کلی مدار مولد شکل موج ۸۰۳۸.....
- شکل ۴-۲: خروجی های آی سی Max038.....
- شکل ۵-۲: شمای داخلی آی سی و المان های مورد نیاز.....
- شکل ۶-۲: شکل نمونه برای تولید موج سینوسی.....

برای دریافت فایل Word پروژه به سایت ویکی پاور مراجعه کنید. فاقد آرم سایت و به همراه فونت های لازم

## مقدمه :

برای طراحی مدار فانکشن ژنراتور از مطالعه کتابهای تکنیک پالس و مرور شیوه تولید امواج مختلف شروع کردیم .

با مطالعه مدارهای پایه و شیوه تولید و کنترلی امواج مختلف به دنبال ساده تر کردن بخش های مختلف و با استفاده از تکنولوژیهای مختلف برای بالا بردن سطح فرکانس امواج کاهش اعوجاج موجود در امواج خروجی ؛ با استفاده از جستجو در سایت های مختلف الکترونیک و محصولات کارخانه های مختلف ؛ تصمیم به استفاده از آی سی Max038 - تولید کارخانه ماکسیم - گرفتیم که در میان آی سی های موجود دارای بالاترین فرکانس و کمترین اعوجاج بود ویژگیهایی خاص داشت که در بخش دوم این فصل به طراحی مدار و بررسی این ویژگیها پرداخته شده است .

به دلیل عملی نبودن این مدار - موجود نبودن آی سی مربوط - سعی در طراحی مدار با استفاده از مدارهای پایه داشتیم که ساخت مدارهایی با توجه به این طرح صورت گرفته است .

بنابراین به دلیل ساخت علمی این مدار بوسیله فرم ساخت ، قطعات پایه ؛ این فرم در فصل اول و فرم ساخت با آی سی در فصل دوم بررسی خواهد شد .

برای دریافت فایل Word پروژه به سایت **ویکی پاور** مراجعه کنید. فاقد آرم سایت و به همراه فونت های لازم

# فصل اول

طراحی و ساخت فانکشن ژنراتور

با استفاده از مدارهای پایه تولید امواج

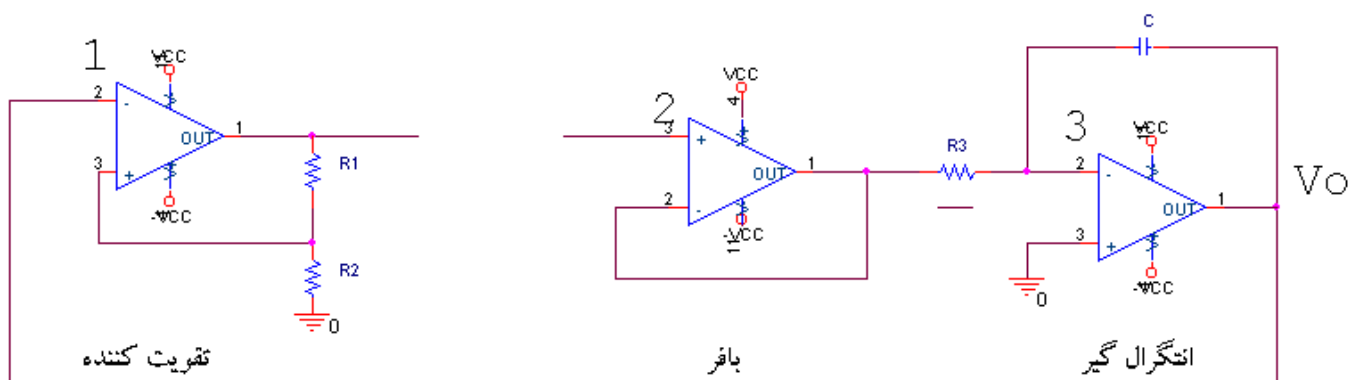


برای دریافت فایل Word پروژه به سایت ویکی پاور مراجعه کنید. فاقد آرمان سایت و به همراه فونت های لازم

## مقدمات تولید امواج با استفاده از دو طرح مختلف :

دو طرحی که در ادامه بررسی می شوند ؛ می توانند به طور جداگانه در تولید امواج سه گانه سینوسی ، مثلثی و مربعی به کار گرفته شوند . توضیحات ارائه شده در این دو طرح ، فقط به منظور آشنایی با مطالب پایه و مرور روشهای تولید موج است و در طرح نهایی مدار پروژه از قوانین بنیادی تولید این امواج استفاده شده است .

(۱) طرح ارائه شده با آپ امپ ها و ترانزیستورها :



شکل (۱-۱)

مدار ما از سه بخش تقویت کننده، بافر و انتهگرال گیر که با شماره های 1, 2, 3 مشخص شده اند تشکیل شده است . برای تحلیل مدار و درک نحوه کارکرد آن ابتدا فرض می کنیم ، در لحظه اول آپ امپ شماره ۱ در حالت اشباع مثبت باشد . با در نظر گرفتن حالت اشباع مثبت آپ امپ ۱ ؛ خروجی آن در مقدار تقریبی  $+V_{CC}$  خواهد بود که این باعث روشن شدن ترانزیستور پایینی و هدایت ولتاژ  $-U_m$  به ورودی پایه مثبت آپ امپ ۲ می شود .

آپ امپ ۲ به عنوان یک بافر عمل کرده و ولتاژ  $V_m$  را به خروجی خود می برد . باعث ایجاد جریان  $I_1$  در مقاومت  $R$  شده و شروع به شارژ خازن می کند .

شارژ خازن تا جایی ادامه می یابد که ولتاژ خروجی ما با مقدار ولتاژ  $V_{CC}$  برابر شود با رسیدن  $V_o$  به این مقدار آپ امپ ۱ به حالت اشباع منفی

رفته و ترانزیستور روشن به عوض خواهد شد ( ترانزیستور بالایی روشن شده ) و ولتاژ ایجاد شده باعث دشارژ خازن می شود و این امر تا جایی که ولتاژ خروجی به

$$\frac{-R_2}{R_1 + R_2} V_{CC}$$

برسد ادامه پیدا می کند .

شارژ و دشارژ خازن باعث ایجاد موج مثلثی با دامنه ثابت بین  $\pm V_0$  می شود که به دلیل ثابت بودن جریان  $I_1$  و خطی بودن آن ؛ موج کاملاً مثلثی است .

با توجه به توضیحات داده شده می بینیم که مدار در دو مقدار  $\pm V$  کار می کند که این دو مقدار در خروجی های مختلف متفاوت است . بنابراین در خروجی آپ امپ ۱ و یا ورودی و خروجی آپ امپ ۲ بسته به دامنه موج مورد نظر ؛ موج مربعی خواهیم داشت ، تا بحال توانسته ایم با این مدار دو موج مربعی و مثلثی را بدست آوریم .

برای بدست آوردن موج سینوسی ؛ با بافر کردن ، خروجی مثلثی آن را به یک مدار مبدل مثلثی به سینوسی می دهیم تا موج مثلثی بدست آوریم .

برای دریافت فایل Word پروژه به سایت ویکی پاور مراجعه کنید. فاقد آرم سایت و به همراه فونت های لازمه

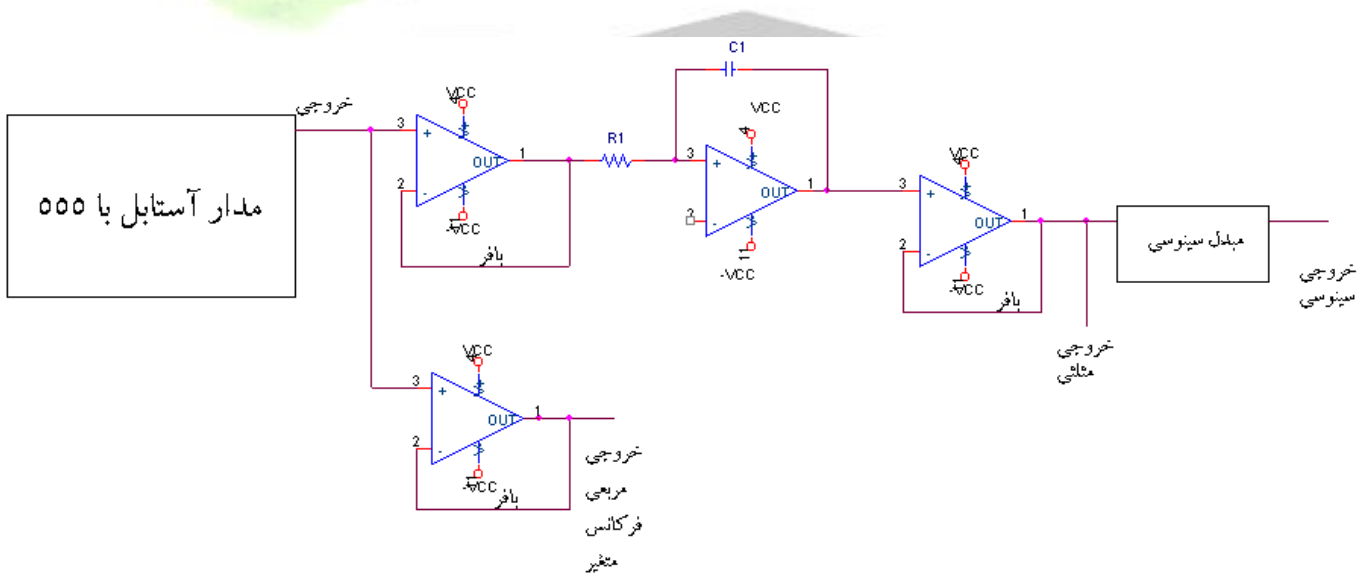
این مدار برای تولید موج ثابت؛ مناسب است، برای تغییرات دامنه با توجه به رابطه  $V_0 = \frac{R_2}{R_1 + R_2}$  باید بتوانیم  $R_1$  و  $R_2$  را که تنها متغیرهای مفید هستند تغییر دهیم.

با بدست آوردن رابطه فرکانس مدار با مقاومت ها و ولتاژ های موجود:  $T = \frac{4Rc}{V_m} \times \frac{R_2}{R_1 + R_2} V_{sc}$  می بینیم که با تغییر مقاومت های  $R_1$  و  $R_2$  فرکانس ما نیز متغیر بوده و فرکانس با تغییرات دامنه تغییر خواهد کرد.

البته می توان به نسبت تغییرات  $Rc$ ،  $V_m$  را طوری انتخاب کرد که اثر تغییرات  $R_1$  و  $R_2$  از بین برود ولی جواب آخر ما مقدار دقیق نبوده و شکل موج ها واضح نخواهند بود. بنابراین با توجه به این ضعف مدار از طراحی به این شکل صرف نظر کرده و به طراحی مدار به فرم زیر پرداختیم.

(2) طرح ارائه شده با استفاده از آی سی 555 :

طرح بلوک دیاگرامی :



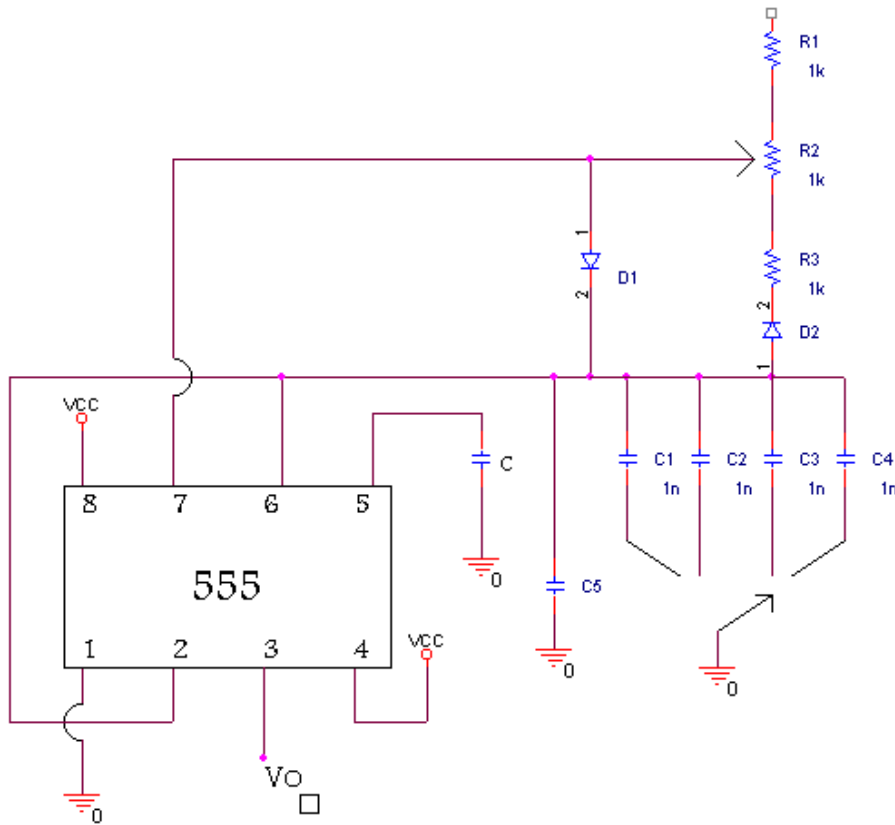
شکل (۱-۲)

طرح فوق، طرح بلوک دیاگرامی مدار طراحی شده با استفاده از تایمر 555 را که برای تشکیل پالس مربعی به کار گرفته شده است نشان می دهد. که هر یک از بخش های مختلف بلوک دیاگرام در ادامه به صورت مداری بررسی خواهد شد و در گزارش بعدی مدار با مقادیر دقیق قطعات ارائه می شود.

## برای دریافت فایل Word پروژه به سایت ویکی پاور مراجعه کنید. فاقد آرم سایت و به همراه فونت های لازمه

خروجی آستابل با 555 پالس مربعی با فرکانس و duty cycle متغیر ولی دامنه ثابت خواهد بود که برای تغییرات دامنه پس از ساختن تمام مدار بخش تقسیم مقاومتی برای کوچک و بزرگ کردن دامنه در نظر خواهیم گرفت که در صورت استفاده از دکمه تغییرات دامنه با سوئیچ کردن و اتصال این بخش به مدار تغییرات در خروجی مدار ما تکمیل می شود .

مدار استابل با 555 و همراه با تغییرات فرکانس و duty cycle .



شکل ۳-۱

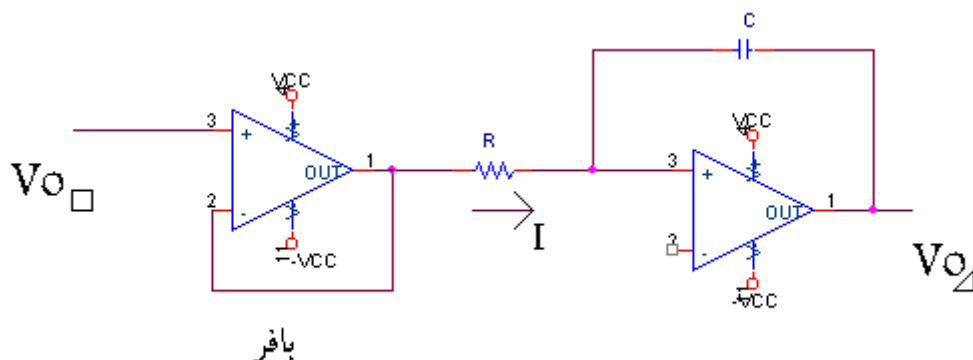
با توجه به مدار فوق و با توجه به مدارات داخلی تایمر 555 ؛ کارکرد مدار از طریق شارژ C5 صورت می گیرد.

با تغییرات پتانسیومتر می توانیم duty cycle مدار را تغییر دهیم و با استفاده از مقاومت R1 و یا خازن C5 می توانیم تغییرات کوچکی در فرکانس مدار ایجاد کنیم.

و با استفاده از 4 خازن موازی استفاده شده در مدار ، می توانیم بازه فرکانس را با توجه به مقادیر انتخاب شده برای خازن ها تغییر دهیم .

با اتصال خروجی این مدار - که از پایه 3 این آی سی گرفته می شود - به ورودی يك انتگرالگیر ، خروجی مثلثی بدست خواهیم آورد :

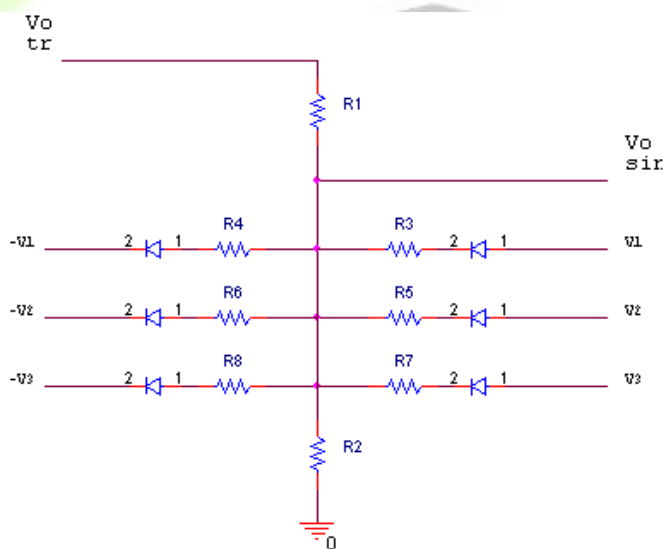
برای دریافت فایل Word پروژه به سایت ویکی پاور مراجعه کنید. فاقد آرمان سایت و به همراه فونت های لازمه



شکل ۱-۴

با توجه به ثابت بودن ولتاژ اهمی به جریان بدست آمده از طریق آن ( $I_1$ )، در حالت شارژ و دشارژ خازن ثابت است بنابراین موج مثلثی به دست آمده شیب ثابت خواهد داشت.

با استفاده از دو مدار گذشته؛ پالس های مربعی و مثلثی را بدست آوریم و حال می توانیم با کمک گرفتن از مدار زیر و پالس مثلثی می توانیم پالس سینوسی بدست آوریم



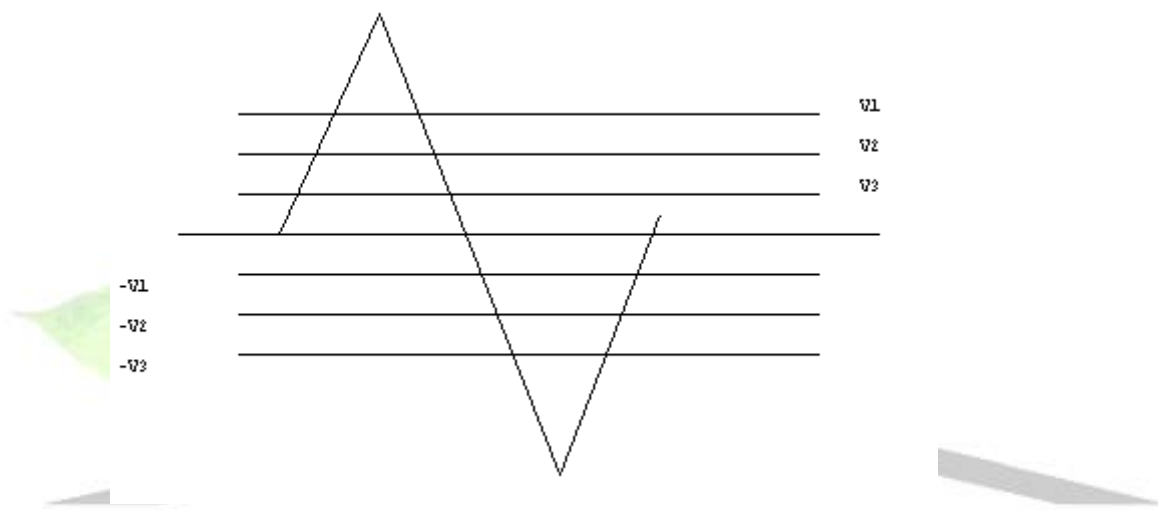
شکل ۱-۵

فرض می کنیم  $V_1 > V_2 > V_3$  با اعمال پالس مثلثی  $V_2$  به مدار و با توجه به فرض؛ مدار را تحلیل می کنیم.

با افزایش ولتاژ  $V_2$  و رسیدن آن به ولتاژ  $V_3$  دیود ۱ قطع شده و باعث می شود که مقاومت  $R_8$  از مدار حذف شود و این باعث تغییر شیب دامنه خروجی می شود؛ این روند همین طور ادامه پیدا می کند تا جاییکه مقدار  $V_2$  به  $V_1$  برسد، شکل زیر نتیجه این عملیات را نشان می دهد.

برای بدست آوردن موج سینوسی با شکل موج قابل قبول؛ سه ترکیب دیودی کفایت ولی با افزایش این دیودها دقت مدار افزایش پیدا می کند.

برای دریافت فایل Word پروژه به سایت ویکی پاور مراجعه کنید. فاقد آرم سایت و به همراه فونت های لازمه



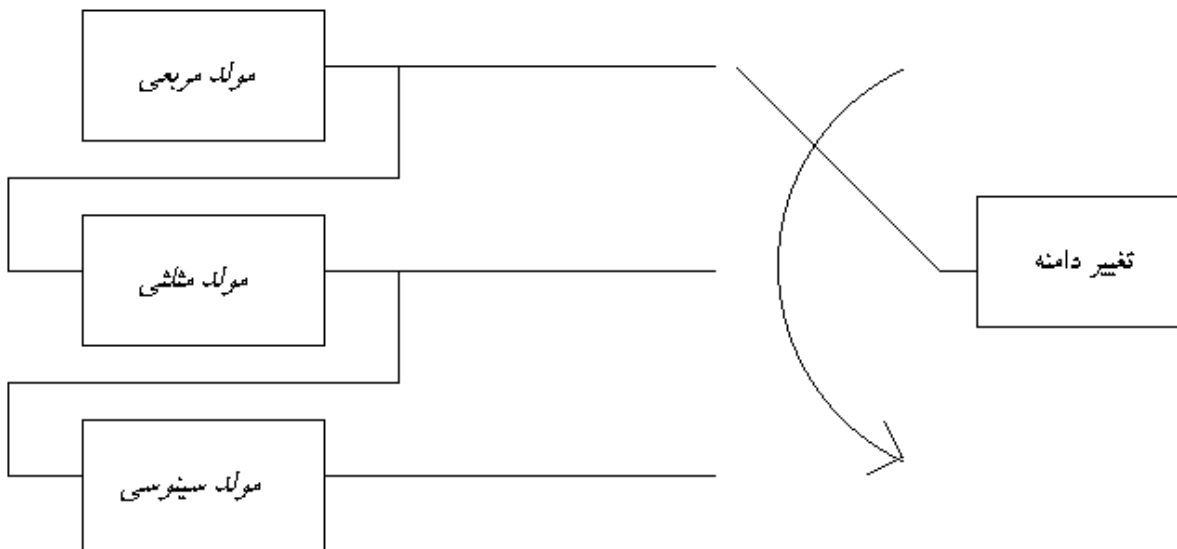
شکل ۱-۶

با توجه به مطالب گفته شده در بخش ۱-۱؛ به کار طراحی مدار از طراحی بلوک دیاگرامی - برای سادگی بررسی مدار - شروع می کنیم .

با توجه به بلوک دیاگرام ارائه شده در زیر می بینیم که کار طراحی از تولید موج مربعی شروع شده و با تبدیل آن به مثلثی و سپس سینوسی ادامه پیدا می کند .

تمام این امواج، موجهایی با فرکانس متغیر و دامنه ثابت هستند که خروجی هر سه به یک مدار تغییر دامنه وارد می شود :

برای دریافت فایل Word پروژه به سایت **ویکی پاور** مراجعه کنید. فاقد آرم سایت و به همراه فونت های لازمه



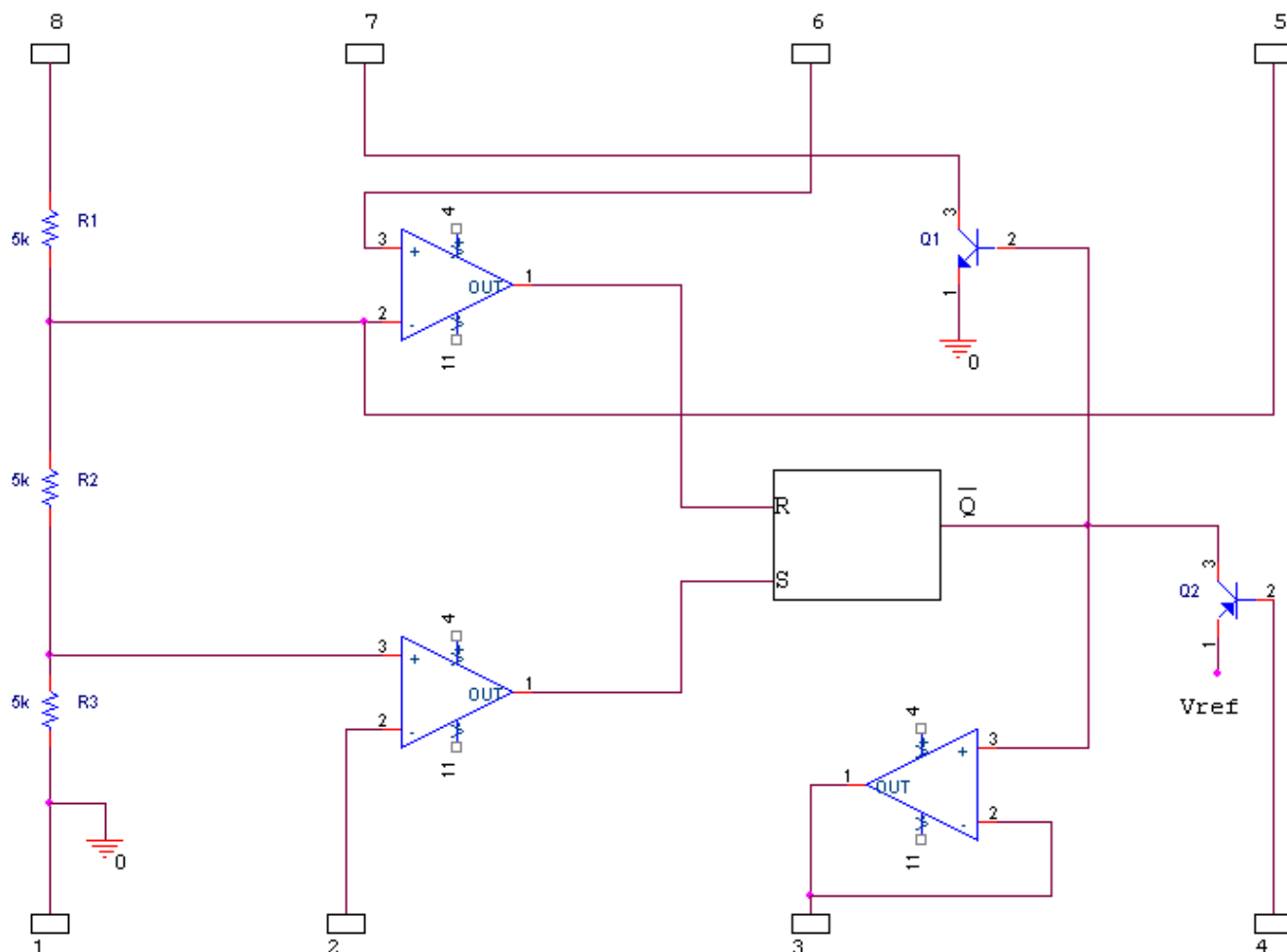
بلوک دیاگرام ( شکل ۱-۷ )

با توجه به بلوک دیاگرام فوق چهار بخش اصلی در مدار تشخیص داده می شود؛ کار را با بررسی هر یک از این چهار بخش شروع می کنیم :

۱-۱- مدار تولید موج مربعی با فرکانس و **duty cycle** متغیر و دامنه ثابت :

برای تولید پالس مربعی مدارهای مختلفی وجود دارد که ما در این پروژه از مدار آستانابل با کمک تایمر 555 استفاده کرده ام . با توجه به دیاگرام تایمر 555 می توان طرز کار این آی سی را بررسی کرده و دلیل داشتن خروجی پالس را فهمید .

برای دریافت فایل Word پروژه به سایت ویکی پاور مراجعه کنید. فاقد آرم سایت و به همراه فونت های لازمه



بلوك دياگرام ( شكل ۸-۱ )

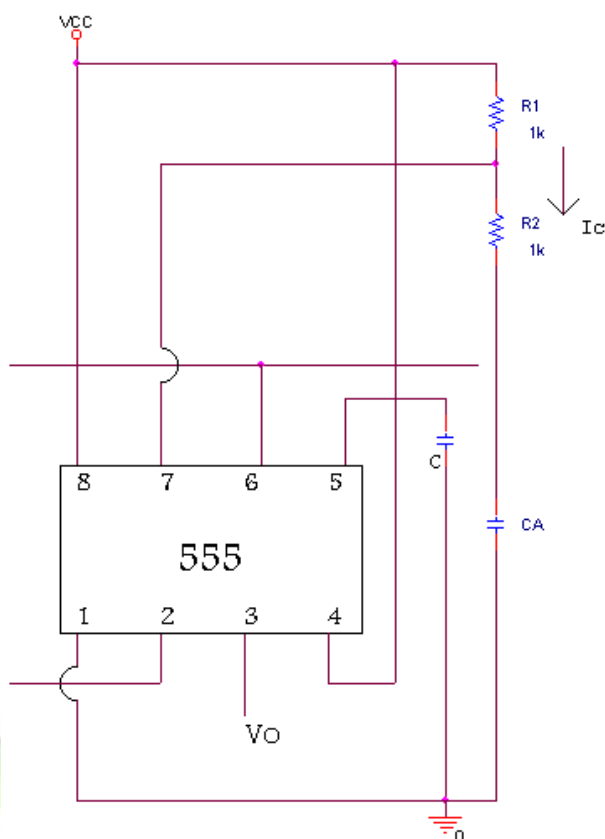
این تایمر از یک شبکه تقسیم ولتاژ  $R_1, R_2, R_3$ ؛ دو مقایسه کننده ولتاژ، یک فیلیپ فلاپ R-S، یک طبقه خروجی وارون ساز و دو ترانزیستور تشکیل شده است.

شبکه تقسیم ولتاژ، بایاس پایانه منفی مقایسه کننده ۱ و پایانه مثبت مقایسه کننده ۲ را فراهم می کند. دو پایانه دیگر این مقایسه کننده ها به پایه های ۲ و ۶، موسوم به تریگر و آستانه متصل اند.

خروجی مقایسه کننده ها فیلیپ فلاپ را کنترل می کنند و خروجی فیلیپ فلاپ به طبقه خروجی و بیس ترانزیستور Q1 متصل است. هنگام بالا بودن خروجی فیلیپ فلاپ، ترانزیستور Q1 روشن می شود. کار این ترانزیستور تخلیه خازن متصل به پایانه ۷ است. هنگام پایین بودن خروجی، فیلیپ فلاپ Q1 خاموش است. طبقه خروجی باعث می شود که مقاومت خروجی مدار پایین باشد و همچنین خروجی فیلیپ فلاپ را وارون می کند.

هنگام بالا بودن ولتاژ خروجی فیلیپ فلاپ، ولتاژ پایانه ۳، پایین خواهد بود و بر عکس پایانه خروجی می تواند حداکثر ۲۰۰ میلی آمپر جریان بدهد یا بگیرد.

برای دریافت فایل Word پروژه به سایت ویکی پاور مراجعه کنید. فاقد آرم سایت و به همراه فونت های لازمه



ترانزیستور Q3، pnp است. اهمیت این ترانزیستور به يك ولتاژ مرجع  $V_{Ref}$ ، که از  $V_{CC}$  کوچکتر است وصل است. اگر پایانه reset به  $V_{CC}$  وصل شود، اتصال بیس - امیتر در با یاس معکوس است، Q2 خاموش می ماند. هنگامی که ولتاژ پایانه ۴ به زیر ولتاژ  $V_{REF}$  می رسد، Q2 روشن می شود. که در این صورت Q1 روشن می شود، خروجی پایانه ۳ به ولتاژ زمین می رسد و فلیپ فلاپ reset می شود، یعنی خروجی آن بالا می رود. حالا با داشتن اطلاعات فوق از 555 و با توجه به دیتاشیت ارائه شده در ضمیمه پروژه، از خاصیت آستانه تایمر 555 برای تولید پالس مربعی استفاده می کنیم.

شکل ۱-۹

هنگامی که ولتاژ خازن  $C_A$  کمتر از  $\frac{1}{3}V_{CC}$  می شود، ولتاژ ورودی منفی مقایسه کننده ۲ کمتر از ولتاژ ورودی مثبت آن می شود. در نتیجه خروجی مقایسه کننده ۲ بالا رفته و فلیپ فلاپ را ست می کند، در حالت ست، خروجی فلیپ فلاپ پایین است. Q1 خاموش و  $C_A$  از طریق  $R_1$  و  $R_2$  شارژ می شود.

با شارژ شدن  $C_A$  وقتی ولتاژ خازن به  $\frac{2}{3}V_{CC}$  می رسد، ولتاژ ورودی مثبت مقایسه کننده ۱ از ولتاژ ورودی منفی آن بزرگتر می شود. خروجی مقایسه کننده ۱ بالا می رود و فلیپ فلاپ را rset می کند، خروجی فلیپ فلاپ بالا می رود و ترانزیستور Q1 را روشن می کند. حال Q1 خازن  $C_A$  را از طریق مقاومت  $R_2$  تخلیه می کند.

عمل تخلیه تا آنجا ادامه می یابد که ولتاژ  $C_A$  به  $\frac{1}{3}V_{CC}$  برسد. در این موقع خروجی مقایسه کننده ۲ بالا می رود، فلیپ فلاپ ست شود، Q1 خاموش می کند. این سیکل دوباره شروع و تکرار می شود.



## برای دریافت فایل Word پروژه به سایت ویکی پاور مراجعه کنید. فاقد آرم سایت و به همراه فونت های لازم

بنابراین در طراحی آستانبل 555 باید  $C_A, R_2, R_1$  را محاسبه کرد. برای محاسبه این سه مقدار؛ می دانیم که  $I_C$  باید از جریان تریگر و جریان آستانه، بسیار بزرگتر باشد و خازن  $C_0$  که به پایه 5 متصل است معمولاً  $10^{nf}$  دست. بنابراین برای محاسبه پیوند هر پالس خروجی داریم:

$$F = 0.69CA(R_1 + R_2 + R_m)$$

برای راحتی کار و برابری مقادیر  $R_2, R_1$  که جزو فرض هاست - از یک پتانسیومتر دوپل استفاده کردیم تا تغییرات  $R_1$  و  $R_2$  برابر باشند.

$$R_1 = R_2 = 5k - 2 \text{ فرض}$$

$$\text{Maxf} \quad T_1 = 0.69(2R_1 + R_m)C_{A1}$$

$$\text{M inf} \quad T_1 = 0.69(R_M)C_{A1} = \frac{0.69(2R_1 + R_M)C_A}{10}$$

$$\rightarrow 10R_M = 2P_1 + R_M \rightarrow R_M = \frac{2}{9}R_1 \approx \frac{1}{5}R_1 \rightarrow R_M \cong 1k\Omega$$

اگر بخواهیم مدار هم duty cycle متغیر خوب داشته باشد و هم تغییرات فرکانسی خوب باید تعداد  $C_A$  ها را زیاد کنیم.

برای زیاد نشدن تعداد  $C_A$  ها بخت است از مقادیر  $1^K, 2.2^K$  برای مقاومت های  $R_1$  و  $R_2$  استفاده کنیم بنابراین خواهیم داشت:

$$\frac{T1 \max}{T1 \min} = \frac{2 \times 2.2 + 1}{1} \cong 5$$

یعنی تغییرات duty cycle در بدترین حالت  $\frac{1}{5}$  یا 20% خواهد بود. پس برای مدار تولید پالس مربعی از سه پتانسیومتر  $1^K, 2.2^K$  استفاده می کنیم.

WikiPower.ir

محاسبه خازن ها :

$$10^{HZ} < F < 1^{MH} \rightarrow 1\mu s < T < 0.1^2$$

$$\rightarrow T_{1\max} = 0.69(5.4)C_{A1} = 0.1$$

$$\rightarrow C_{A1} \cong 30\mu F$$

$$CA_1 = 30\mu F \rightarrow$$

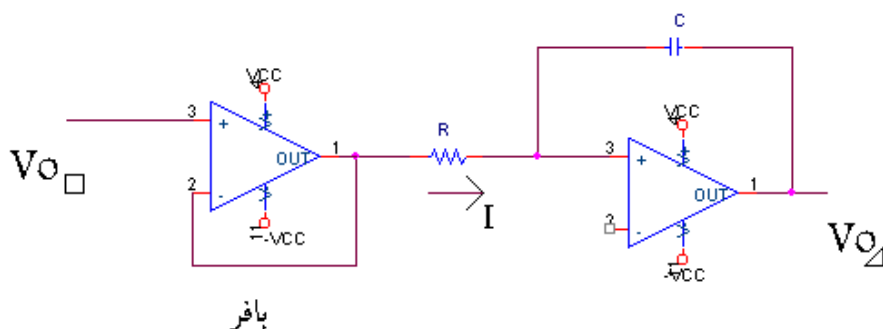
$C_{A_2} = 3\mu F$	$CA_3 = 300n$	$CA_4 = 30n$	$C_{A_5=3n}$	$C_{A_6} = 300PF$
<b>10-100</b>	<b>100-1<sup>K</sup></b>	<b>1<sup>K</sup>-10<sup>K</sup></b>	<b>10<sup>K</sup>-100<sup>K</sup></b>	<b>100<sup>K</sup>-1<sup>M</sup></b>

برای داشتن موج مربعی دقیق و بدون اعوجاج در خروجی بخت است از یک Not اشتمیت تریگر استفاده کنیم.

۲-۱- مدار مبدل موج مربعی به مثلثی :

برای دریافت فایل Word پروژه به سایت ویکی پاور مراجعه کنید. فاقد آرم سایت و به همراه فونت های لازمه

برای تولید موج مثلثی از مداری بر اساس انتگرال گیر میلر استفاده می کنیم .



شکل ۱-۱۰

در این نوع انتگرال گیر ، با استفاده از اثر میلر يك شیب خطی ایجاد می شود و عملکرد آن به صورت زیر است :

جریان خازن  $C_1$  توسط موج مربعی ورودی تأمین می شود ، ورودی مثبت آپ امپ توسط مقاومت  $R_2$  (که با  $R_1$  برابر است ) زمین شده و به همین دلیل ورودی منفی هم ولتاژی نزدیک به صفر خواهد داشت . پس ولتاژ روی  $R_1$  افتاده ( ورودی ) و جریان ثابت  $(\frac{V_i}{R_i})$  ایجاد می کند.

اگر جریان با یاس ورودی تقویت کننده خیلی کوچکتر از  $I_1$  باشد ، کل جریان از خازن  $C_1$  خواهد گذشت . اگر ورودی مثبت باشد ،  $I_1$  گذرنده از خازن ، ولتاژی بر روی آن ایجاد می کند ( با علامت مثبت در سمت چپ ) در این حالت ولتاژ خروجی منفی خواهد بود .

اگر روی منفی باشد ، جریان ایجاد شده از راست به چپ خازن خواهد گذشت و خروجی ولتاژی مثبت خواهد بود و چون  $I_1$  ثابت ( مثبت یا منفی ) است و تمام آن از خازن  $C_1$  می گذرد ، خازن به طور خطی پر می شود و ولتاژ آن به طور خطی تغییر می کند در نتیجه آن شیب مثبت یا منفی بوجود می آید . ولتاژ منفی ورودی ، شیب خروجی مثبت ایجاد خواهد کرد و بالعکس.

مقاومت  $R_3$  برای کاهش آفست خروجی قرار داده می شود و با تغییر آن این انحراف ولتاژ را می توان مینیمم کرد ؛ عیب آن اثرش بر عملکرد انتگرال گیر در فرکانس های پایین می باشد.

اگر فرکانس آنقدر کم باشد که امپدانس  $C_1$  از امپدانس  $R_3$  بزرگتر شود ، اثر خازن کم شده و مدار به صورت انتگرال گیر عمل نمی کند .

با توجه به مطالب گفته شده ، مقادیر خازن های مورد استفاده در این انتگرال گیر را بدست می آوریم :

$$I_1 t = Q$$

$$Q = C_B \Delta V$$

$$I_1 = \frac{C_B \Delta V}{t}$$

در بدترین حالت  $\Delta V = 10^V$  باید باشد و  $I = 100 \mu A$  به اِزاء يك  $t$  مینیمم ایجاد شود .

$$100 \mu = \frac{C_B \times 10}{0.5 \mu} \rightarrow C_{B_1} = 5PF \rightarrow C_{B_1} = 4.7PF$$

فرکانس  $1^{MHZ}$

و به همین ترتیب خواهیم داشت :

$$100^K \text{ فرکانس} \rightarrow C_{B_2} = 47P$$

$$10^K \text{ فرکانس} \rightarrow C_{BB} = 470P$$

برای دریافت فایل Word پروژه به سایت ویکی پاور مراجعه کنید. فاقد آرم سایت و به همراه فونت های لازمه

$$\text{فرکانس } 1^K \quad C_{B4} = 4.7n$$

$$\text{فرکانس } 100^{\text{HZ}} \quad C_{B5} = 47n$$

$$\text{فرکانس } 10^{\text{HZ}} \quad C_{B6} = 470n$$

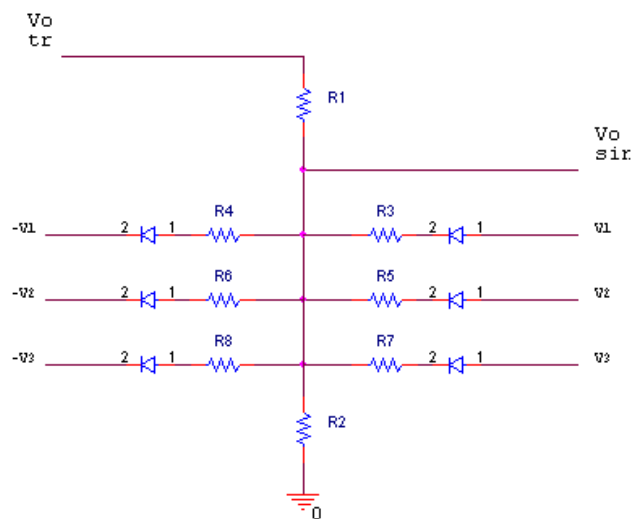
برای داشتن موج مثلثی بدون اعوجاج و خوب در خروجی، در هر یک از این بازه ها، مقاومت R4 را ترکیبی از 10K سری با 100K متغییر قرار می دهیم تا با تغییر 100K در هر بازه موج مناسب و خوبی داشته باشیم.

۳-۱- مدار مبدل موج مثلثی به سینوسی :

برای تبدیل موج مثلثی به سینوسی ؛ از مداری با شکل و عملکرد زیر استفاده شده است :

WikiPower.ir

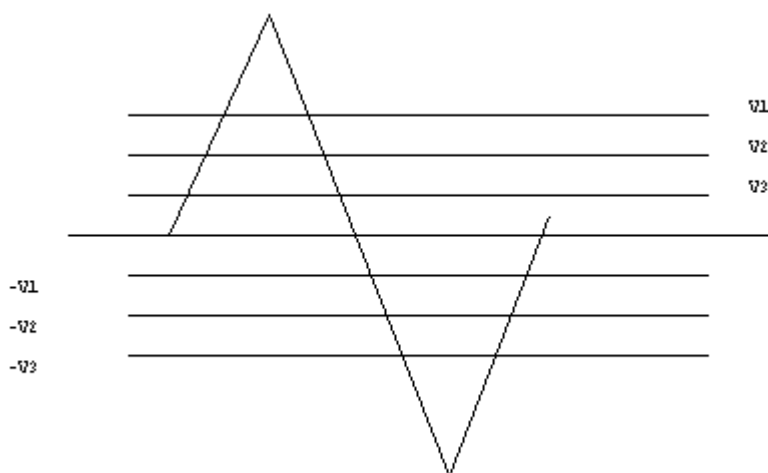
شکل ۱-۱۱



## برای دریافت فایل Word پروژه به سایت ویکی پاور مراجعه کنید. فاقد آرم سایت و به همراه فونت های لازمه

فرض می کنیم  $V_1 > V_2 > V_3$  : با اعمال پالس مثلثی به مدار و با توجه به فرض ، مدار را تحلیل می کنیم . با افزایش ولتاژ مثلثی و رسیدن آن به ولتاژ  $V_3$  دیود ۱ قطع شده و باعث می شود که مقاومت  $R_8$  از مدار حذف شود و این باعث تغییر شیب دامنه خروجی شده ، این روند همین طور ادامه پیدا می کند تا جاییکه مقدار موج مثلثی به  $V_1$  برسد ؛ شکل زیر نتیجه این عملیات را نشان می دهد .

شکل ۱-۱۲



برای بدست آوردن موج سینوسی با شکل موج قابل قبول ، سه ترکیب دیودی کافیسیت ولی با افزایش این دیودها دقت مدار افزایش می کند.

اگر بخواهیم از طریق روابط ریاضی توضیحات بالا را بررسی کنیم ، می توانیم بگوییم :

با بودن  $D_1$  و  $R_3$  ، وقتی  $VR_2$  از  $(V_i + V_F)$  کمتر باشد  $D_1$  درگرایش معکوس بوده و همچنان  $R_1$  به صورت مقسم ولتاژ عمل می کند هنگامی که  $VR_2$  از  $V_i + V_F$  بیشتر می شود ، دیود  $D_1$  روشن خواهد شد . در این صورت  $R_3$  هم با  $R_2$  موازی می شود .

$$V_0 \cong V_1 + V_F + V_i \frac{R_2 \parallel R_3}{R_1 + (R_2 \parallel R_3)}$$

یعنی در ولتاژ های خروجی بالاتر از  $V_1 + V_F$  ، خروجی تضعیف بیشتری پیدا میکند ، به عبارت دیگر شیب افزایش خروجی کم می شود . هنگامیکه خروجی از

$$V_1 + V_F \text{ کمتر می شود ، دیود } D_1 \text{ خاموش خواهد شد و خروجی دوباره } V_i \frac{R_2}{R_1 + R_2} \text{ می شود .}$$

در طی نیم سیکل منفی ورودی ، خروجی برابر است با  $V_0 = V_i \frac{R_2}{R_1 + R_2}$  ، البته تا وقتی  $V_0$  به  $(V_1 + V_F)$  نرسد . اگر خروجی از این حد کمتر

شود ،  $D_2$  روشن شده ،  $R_4$  با  $R_2$  موازی می شود و :

$$V_D \cong V_1 - V_F - V_i \frac{R_2 \parallel R_4}{R_1 + (R_2 \parallel R_4)}$$

به ازای  $R_3 = R_4$  شکل نیم سیکل منفی خروجی با شکل نیم سیکل مثبت آن یکی می شود .

## برای دریافت فایل Word پروژه به سایت ویکی پاور مراجعه کنید. فاقد آرم سایت و به همراه فونت های لازم

با به کار بردن دیودهای بیشتر می توان به موج سینوسی بهتری دست یافت. یعنی با توجه به روابط قبل خواهیم داشت :

$$V_0 = \gamma \cdot 2 + 0.7 + 10 \times \frac{1^k \parallel R_3}{1^k + (1^k \parallel R_3)} \quad \text{ولتاژ دامنه :}$$

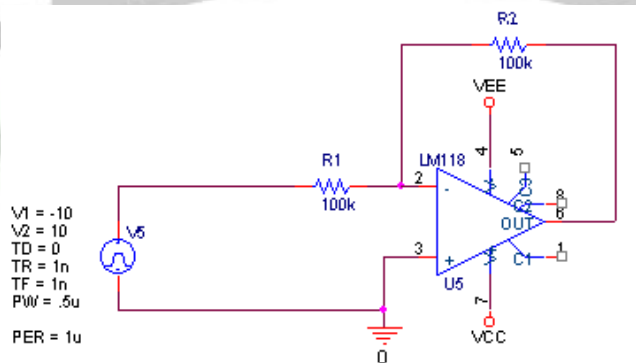
$$\rightarrow 101^V = 10 \times \frac{1^k \parallel R_3}{1^k + (1^k \parallel R_3)} \rightarrow R_3 = 100(\Omega)$$

است.  $R_3 = R_4 = R_5 = R_6 = R_7 = R_8 = 100$

### ۱-۴- مدار بخش تغییرات دامنه

در بخش های قبلی نحوه تولید سه نوع موج سینوسی ؛ مثلثی و مربعی بررسی شد و مقادیر مورد نیاز قطعات بدست آمد. همانطوریکه در ابتدای فصل توضیح داده شد . تمام این امواج با دامنه ثابت در نظر گرفته شدند .

حال برای داشتن دامنه متغیر خروجی تمام این امواج را به ورودی مدار زیر می دهیم و با استفاده از فشردن دکمه های انتخاب نوع موج این تک مدار را بین سه موج: سوئیچ می کنیم :



شکل ۱-۱۳

آی سی های پیشنهادی برای چنین مداري علاوه بر LM118، LM324، CA3140 و یا LM118 می باشد که در مقایسه با یکدیگر سرعت و دقت LM118 بیشتر است ولی به دلیل موجود نبودن ؛ از CA3140 استفاده می کنیم . طراحی بخش های مختلف مدار تکمیل شده و ما می توانیم طرح نهایی و کلی را که با استفاده از ORCAD تحلیل شده است ، ارائه کنیم .

این مدار به عنوان مدار نهایی و عملی ما به کار گرفته و ساخته شده است .

برای دریافت فایل Word پروژه به سایت **ویکی پاور** مراجعه کنید. فاقد آرم سایت و به همراه فونت های لازم

# فصل دوم

فرم نهایی با استفاده از آی سی  
Maxo38 و قطعات آنالوگ

برای دریافت فایل Word پروژه به سایت ویکی پاور مراجعه کنید. فاقد آرم سایت و به همراه فونت های لازمه

### ۱-۲- آی سی پایه به عنوان فانکشن ژنراتور (8 038)

با توجه به تکنیک های تولید امواج مختلف و برای جلوگیری و کاهش اعوجاج و افزایش دقت ، آی سی های تولید امواج - فانکشن ژنراتور - طراحی و ساخته شد که 8036 یک نمونه از آن است و می تواند موج های سینوسی ، مربعی ، مثلثی و . . . تولید کند ، نمودار بلوکی و اتصالات پایه های آن در شکل های زیر نشان داده نشده است .

الف ( اتصالات پایه ها:

1	2	3	4	5	6	7
8038						
14	13	12	11	10	9	8

شکل ۱-۲

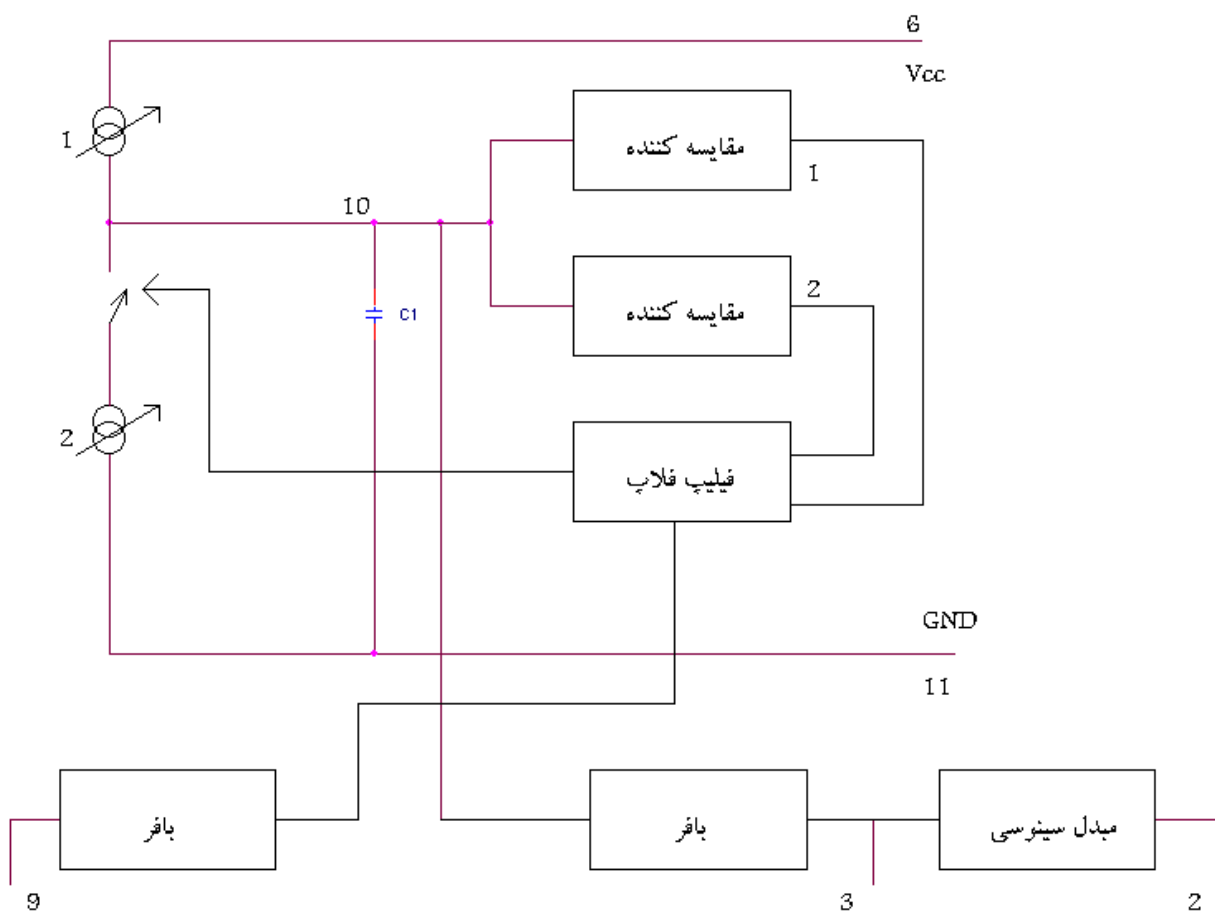
(۱) تنظیم موج سینوسی (۲) خروجی سینوسی (۳) خروجی مثلثی (۴) زمان وظیفه (۵) تنظیم فرکانس

(۶) +VCC (۷) بایاس FM (۸) ورودی جاروب FM (۹) خروجی مربعی

(۱۰) خازن زمانبندی (۱۱) -VCC (زمین) (۱۲) تنظیم موج سینوسی (۱۳ و ۱۴) بدون اتصال

برای دریافت فایل Word پروژه به سایت ویکی پاور مراجعه کنید. فاقد آرم سایت و به همراه فونت های لازمه

ب ( نمودار بلوکی عملیاتی



شکل ۲-۲

آی سی فانکشن ژنراتور ۵۵۵ از چند نظر شبیه تایمر ۵۵۵ است. چون هم دو مقایسه کننده و یک فیلیپ فلاپ و هم یک طبقه خروجی دارد. وقتی ولتاژ خازن C (خازن C خارجی است که به آی سی وصل می شود) به مقادیر حدی پایین و بالا می رسد؛ مقایسه کننده ها باعث تغییر فیلیپ فلاپ می شوند. از دو منبع جریان نشان داده شده در شکل برای پر و تخلیه کردن خازن استفاده می شوند که مقدار جریان های آنها نیز توسط مقاومت های خارجی تعیین می شوند. خازن با کمک منابع جریان پر و خالی می شود که این به طور خطی صورت می گیرد بنابراین موج ولتاژ روی خازن مثلی است که با گذشتن از طبقه بافر خروجی یک ولتاژ مثلی با مقاومت خروجی پایین در پایه ۳ ظاهر می شود. همین موج مثلی با عبور از طبقه مبدل سینوسی که می تواند یکی از مدارهای توضیح داده شده در گزارش قبل باشد، در خروجی پایه ۲ موج مثلی تولید می کند.

نکاتی در مورد نحوه کارکرد با آی سی



## برای دریافت فایل Word پروژه به سایت ویکی پاور مراجعه کنید. فاقد آرم سایت و به همراه فونت های لازمه

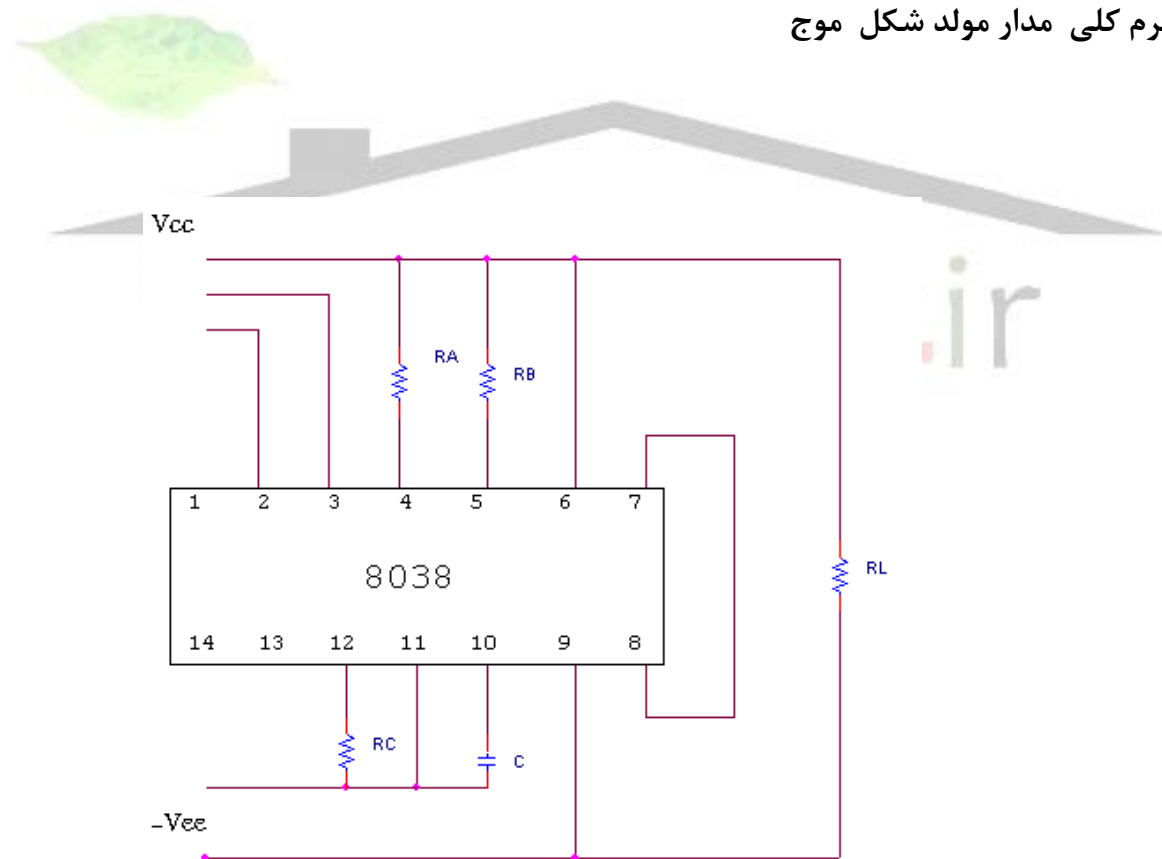
ولتاژ منبع تغذیه این آی سی باید بین دو مقدار ۱۰ ولت تا ۳۰ ولت باشد، که اگر تنها از یک منبع استفاده کنیم، شکل موج خروجی حول نصف ولتاژ منبع متقارن خواهد بود و اگر یک تغذیه مثبت و یک تغذیه منفی داشته باشیم شکل موج خروجی حول ولتاژ زمین متقارن خواهد بود.

در مورد دامنه موج ها باید بدانیم که دامنه موج مثلثی تقریباً ۳۳٪ ولتاژ تغذیه و دامنه موج سینوسی ۲۲٪ ولتاژ تغذیه است بنابراین برای تغییر دامنه امواج می توان از تغییر ولتاژ تغذیه آی سی با استفاده از یک مقاومت متغیر استفاده کرد. خروجی پایه ۹ آی سی از لحاظ مدارات داخلی کلکتور باز یک ترانزیستور است و باید توسط یک مقاومت به یک ولتاژ مثبت تر از پایه ۱۱ وصل شود.

به عنوان نمونه مقدار این مقاومت در صورتیکه بار دیگری به این پایه خروجی (پایه ۹) متصل نباشد؛ به نحوی انتخاب می شود که جریان کلکتور یک میلی آمپر باشد؛ بنابراین این :

$$R_L = (1\text{mA}) / (\text{ولتاژ متصل به آن})$$

### فرم کلی مدار مولد شکل موج



شکل ۲-۳

## برای دریافت فایل Word پروژه به سایت ویکی پاور مراجعه کنید. فاقد آرم سایت و به همراه فونت های لازمه

مدار شکل فوق به عنوان مولد تابع با فرکانس ثابت به کار می رود که در آن مقاومت های  $R_A$  و  $R_B$  مشخص کننده مقدار جریان پرکننده و خالی کننده خازن  $B$  هستند. مقاومت  $R_C$  کنترل کننده امواج هارمونیک در موج سینوسی خروجی است که توصیه کارخانه سازنده آی سی برای مقدار آن، در مواقعی که امواج هارمونیک چندان مهم نیست. 82 کیلو اهم است.

با توجه به Datasheet ؛ این آی سی و توصیه های سازنده آی سی مقادیر  $R_A$  و  $R_B$  و  $C$  مشخص می شود.

بنا به توصیه سازنده جریان های پرکننده و تخلیه کننده باید بین  $1mA, 10\mu A$  باشد و هرچه جریان ها بزرگتر باشند به خازن بزرگتری نیاز خواهیم داشت. پس با وجود اینکه در این آی سی می توان از جریان هایی تا مقدار  $5mA$  نیز استفاده کرد ولی برای عملی بودن مدار و ایجاد نشدن مشکلاتی در رابطه با بزرگی خازن ها بهتر است از منابع جریان کوچکتری استفاده کنیم.

با توجه به این توصیه ها دلم:

$$I_A = \frac{V_t}{5R_A}$$

در توصیف این مدار گفتیم که نسبت دو مقاومت  $R_B$  و  $R_A$  و بنا بر این منابع جریان ۱ و ۲ مشخص کننده زمان وظیفه موج مربعی است بنا بر این از تغییرات مقاومت ها می توان برای تغییر زمان وظیفه استفاده کرد.

$$-t = \frac{C\Delta V}{I}$$

### مروری بر عملکرد MAX038 :

آی سی ۸۰۳۸ به عنوان یک آی سی پایه برای تولید امواج مختلف بررسی شد ، در طول سالها این

آی سی ها پیشرفت زیادی کردند ، به خصوص در زمینه تغییرات فرکانسی این پیشرفت قابل توجه بوده است.

جدیدترین این آی سی ها که با جستجو در سایت های مختلف بدست آمده ، آی سی MAX038 ساخت کارخانه ماکسیم است که تا فرکانس ۲۰ مگاهرتز را تامین می کند ، در ادامه ویژگیهای مختلف و مهم این آی سی و نحوه طراحی مدار با آن آورده شده است.

**MAX038** آی سی فانکشن ژنراتور است که با اتصال آن به منبع تغذیه ۵ ولت ، قابلیت تولید امواج مربعی ، مثلثی ، سینوسی با حداقل اجزا خارجی را دارد.

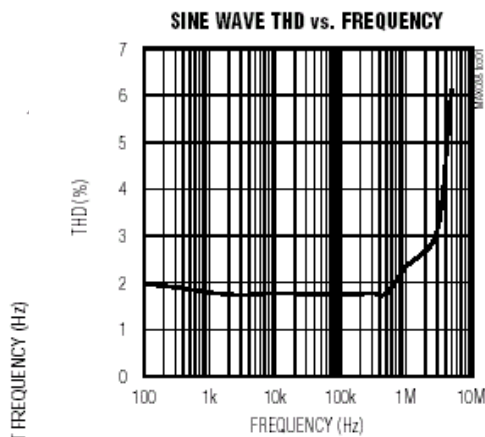
تغییر فرکانس خروجی از ۰/۱ هرتز تا ۲۰ مگا هرتز ، زمان وظیفه و دامنه متغیر به همراه ویژگی تغییرات مستقل فرکانس و زمان وظیفه از مشخصات این آی سی است .

برای دریافت فایل Word پروژه به سایت ویکی پاور مراجعه کنید. فاقد آر م سایت و به همراه فونت های لازمه

هر يك از امواج با دامنه ۲ ولت و حول زمین تولید می شوند و با انتخاب پهن های مختلف می توان آنها را انتخاب کرد .

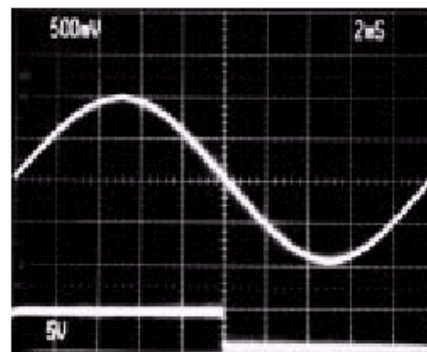
شکل های زیر خروجی آی سی را نشان می دهند:

شکل ۲-۴



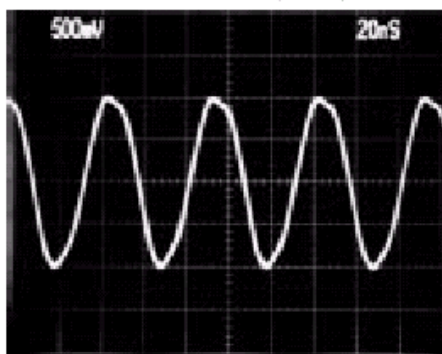
OUTPUT FREQUENCY (Hz)

SINE-WAVE OUTPUT (50Hz)



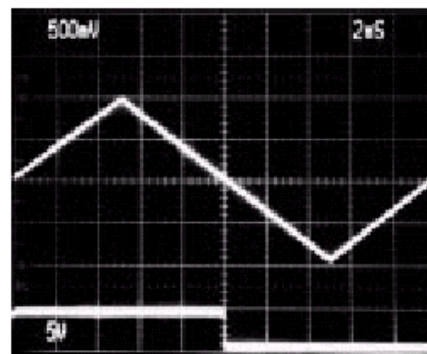
TOP: OUTPUT 50Hz -  $F_O$   
 BOTTOM: SYNC  
 $I_{IN} = 50\mu A$   
 $C_F = 1\mu F$

SINE-WAVE OUTPUT (20MHz)



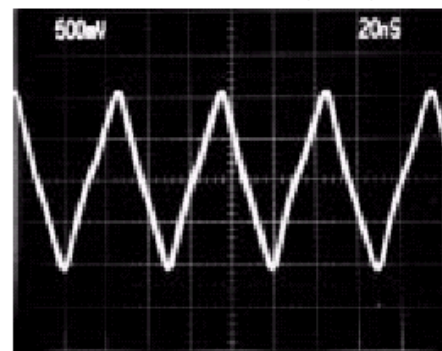
$I_{IN} = 400\mu A$   
 $C_F = 20pF$

TRIANGLE-WAVE OUTPUT (50Hz)



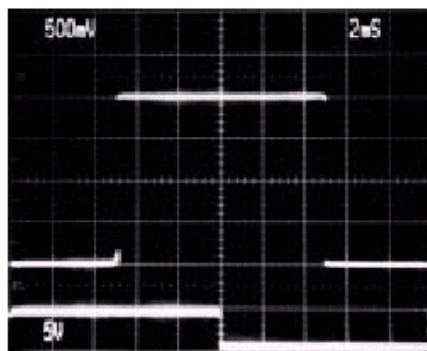
TOP: OUTPUT 50Hz -  $F_O$   
 BOTTOM: SYNC  
 $I_{IN} = 50\mu A$   
 $C_F = 1\mu F$

TRIANGLE-WAVE OUTPUT (20MHz)



$I_{IN} = 400\mu A$   
 $C_F = 20pF$

SQUARE-WAVE OUTPUT (50Hz)

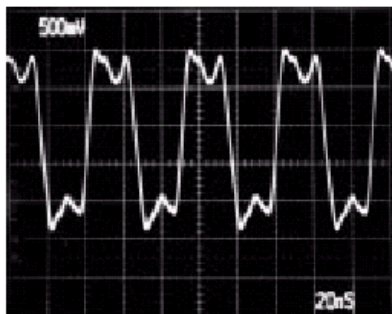


TOP: OUTPUT 50Hz -  $F_O$   
 BOTTOM: SYNC  
 $I_{IN} = 50\mu A$   
 $C_F = 1\mu F$

NORMALIZED OUTPUT FREQUENCY

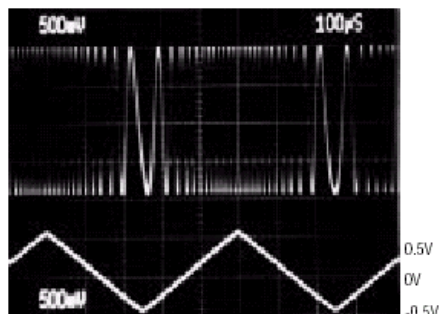
برای دریافت فایل Word پروژه به سایت **ویکی پاور** مراجعه کنید. فاقد آرم سایت و به همراه فونت های لازم

SQUARE-WAVE OUTPUT (20MHz)



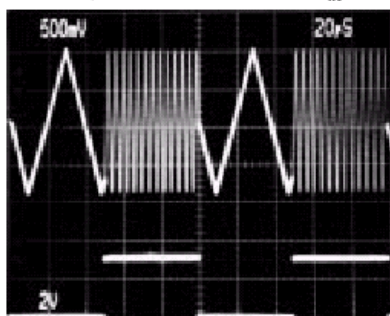
$I_N = 400\mu A$   
 $C_F = 20pF$

FREQUENCY MODULATION USING FADJ



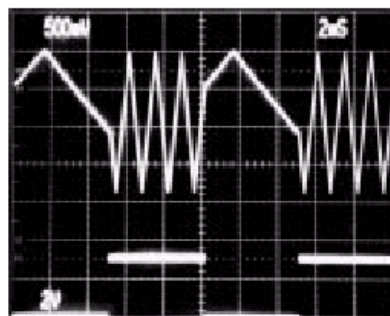
TOP: OUTPUT  
BOTTOM: FADJ

FREQUENCY MODULATION USING  $I_{IN}$



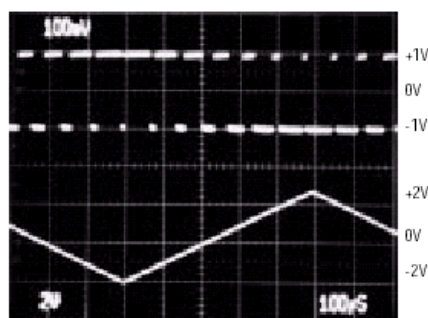
TOP: OUTPUT  
BOTTOM:  $I_{IN}$

FREQUENCY MODULATION USING  $I_{IN}$



TOP: OUTPUT  
BOTTOM:  $I_{IN}$

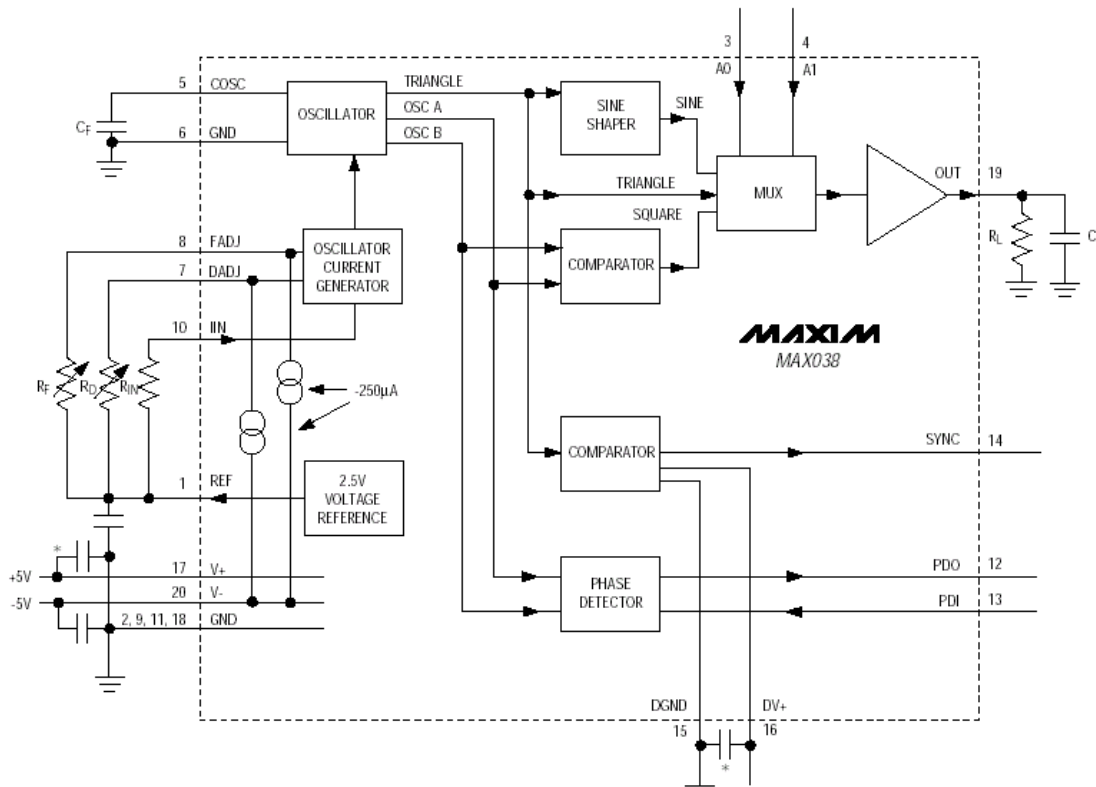
PULSE-WIDTH MODULATION USING DADJ



TOP: SQUARE-WAVE OUT, 2V<sub>p-p</sub>  
BOTTOM:  $V_{DADJ}$ , -2V to +2.3V

برای دریافت فایل Word پروژه به سایت ویکی پاور مراجعه کنید. فاقد آر سایت و به همراه فونت های لازم

شمای داخلی آی سی به همراه المان های مورد نیاز :



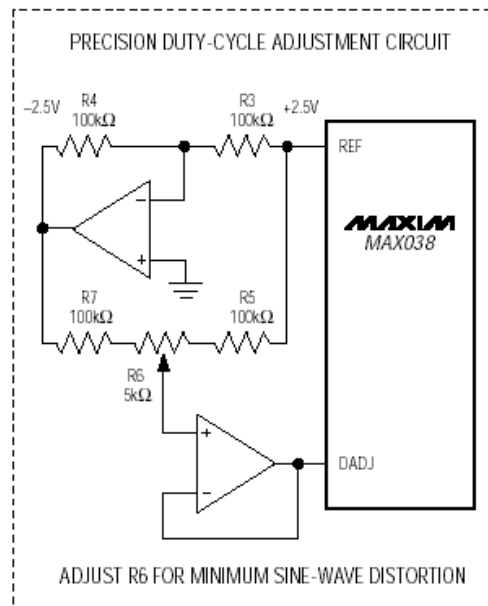
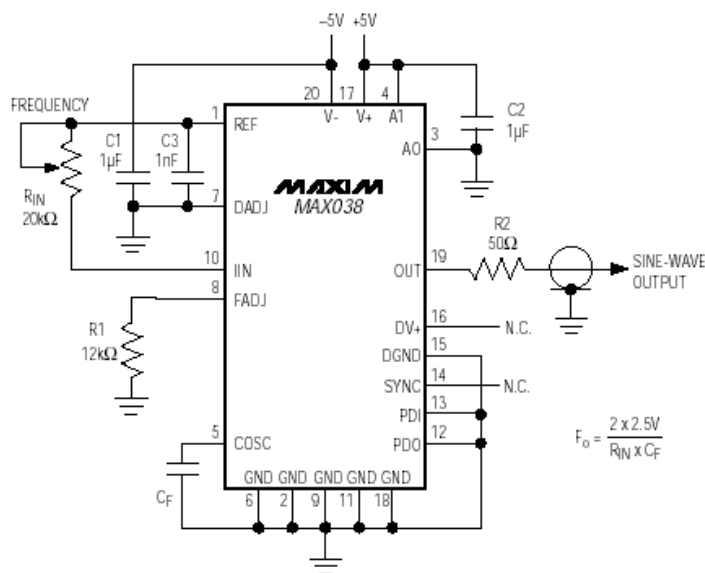
شکل ۲-۵

همانطوریکه در شکل دیده می شود، پین های ۳ و ۴ در داخل فانکشن ژنراتور به یک مالتی پلکسر، برای انتخاب نوع شکل موج خروجی متصل هستند و جدول انتخاب آنها به صورت زیر است :

A0	A1	Wave form
*	1	Sine
0	0	Square
1	0	Triangle

برای دریافت فایل Word پروژه به سایت ویکی پاور مراجعه کنید. فاقد آر م سایت و به همراه فونت های لازمه

نمونه ای از شکل مدار بسته شده برای گرفتن موج سینوسی از پایه ۱۹ آی سی ، همانطور که در شکل دیده می شود از دو پین ۳ و ۴ برای تعیین شکل موج استفاده شده است .



شکل ۲-۶

WikiPower.ir

## برای دریافت فایل Word پروژه به سایت ویکی پاور مراجعه کنید. فاقد آرم سایت و به همراه فونت های لازمه

نتیجه گیری :

با توجه به دو فرم کلی بررسی شده برای موضوع پروژه، می توان گفت: پیشرفت تکنولوژی در چند سال اخیر قابل توجه و چشمگیر بوده است و استفاده از روشهای مختلف ساخت آی سی باعث کاهش خطاها و ایده آل شدن نتایج شده است.

ولی علاوه بر این مساله، دقت در طراحی مدار و استفاده از قطعات مختلف که سرعت بالاتر و خطایی کمتری دارند، می تواند در طراحی های دستی توسط ما دانشجویان نتایج را به ایده آل نزدیک کند.

در طراحی این پروژه به مزایای نرم افزار **Orcad** به عنوان یک نرم افزار مورد استفاده در رشته مهندسی برق بیش از پیش پی بردم و با کمک آن توانستیم خطاهای طراحی را حداقل و سرعت طراحی را بالا ببریم.

در پایان این پروژه امیدوارم که بتوانیم از تجربه های بدست آمده در این طراحی در محیط کاری خود نیز استفاده کنیم.



برای دریافت فایل Word پروژه به سایت **ویکی پاور** مراجعه کنید. فاقد آرم سایت و به همراه فونت های لازم

# پیوست‌ها



برای دریافت فایل Word پروژه به سایت ویکی پاور مراجعه کنید. فاقد آرم سایت و به همراه فونت های لازم

فهرست منابع :

تحلیل و طراحی مدارهای تکنیک پالس دیوید بل

اینترنت :

سایت های ماکسیم ، فیلیپس ، ناسیونال



برای دریافت فایل Word پروژه به سایت ویکی پاور مراجعه کنید. فاقد آرم سایت و به همراه فونت های لازم

Students: Arshila Taghian - Arash Izadi

Project Title: Design and implementation of function Generator

For the degree of: Bachelor of science

Aduisor: Dr. Alireza Fattah

Department: Electronic Engineering Department

Faculty: Electrical and computer faculty

University: University of Shahid Beheshty

Date: Spring 2005

### **Abstract**

With the development of communication and Electronic devices, an extensive growth has been made in the need of with better accuracy, such as function Generators.

The purpose of this project is, first, acquainting with function Generator theory and how to made sines afterward, design and circuit implementation of practical one.

### **Key words:**

Duty cycle - Astable - offset - Miller Antegrator

برای دریافت فایل Word پروژه به سایت ویکی پاور مراجعه کنید. فاقد آرم سایت و به همراه فونت های لازم

**Project Title:**  
**Function Generator**  
**Design and Implementation**

**Project ereport Presented to:**  
Electronics Engineering Department  
Electrical and Computer Engineering Faculty

**University of Shahid Beheshty**

In partial fulfillment of the requirement for the degree of  
Bachelor of science

**Field Name:**  
Electronics Engineering

**Advisor:**  
Dr. Alireza Fattah

**By:**  
Arshila Taghian  
Arash Izadi

**Date:**  
Spring 2005